

# VHDL Alternant



ECTS  
crédits



Composante  
Sciences et  
Montagne

## En bref

- > **Langues d'enseignement:** Français
- > **Méthode d'enseignement:** En présence
- > **Ouvert aux étudiants en échange:** Non

## Présentation

### Description

Présentation du VHDL, langage utilisé dans la description de circuits.

### Objectifs

Maîtriser les bases du langage VHDL.

### Pré-requis nécessaires

Notions de base d'électronique et de logique (logique booléenne, portes logiques, fonctions combinatoires et séquentielles, représentation des nombres en binaire...).

### Plan du cours

1 .Introduction

- 2 .Règles d'écriture
- 3 .Unités de conception - Objets VHDL - Opérateurs
- 4 .Assignations concurrentes/séquentielles
- 5 .Assignations conditionnelles/sélectives

### Compétences visées

Décrire des circuits simples en VHDL.

### Bibliographie

VHDL, du langage au circuit, du circuit au langage, J. Weber, M. Meaudre, Dunod

Initiation au VHDL, M. Aumiaux, Dunod

Circuits numériques et synthèse logique, un outil : VHDL, J. Weber, M. Meaudre

<http://www.iutenligne.net/ressources/electronique/weber/vhdl/index.html>

VHDL made easy ! D. Pellerin, D. Taylor

### Liste des enseignements

VHDL CM

VHDL TP

### Infos pratiques

---

## Lieux

- › Le Bourget-du-Lac (73)

---

## Campus

- › Le Bourget-du-Lac / campus Savoie Technolac