

# Systemes numériques - Compétences (ETRS102\_MISPI\_CPT)



## En bref

- > **Langues d'enseignement:** Français
- > **Méthodes d'enseignement:** En présence
- > **Ouvert aux étudiants en échange:** Oui

## Présentation

### Description

Cet enseignement aborde des compléments (au cours de ETRS101\_MISPI) de la logique combinatoire (gestion des combinaisons impossibles, principe et limite du tableau de Karnaugh à 2D...), les principes et bases de la logique séquentielle (bascules) ainsi que quelques circuits simples de logique séquentielle (registres, compteurs).

### Objectifs

- \* Savoir concevoir des circuits simples de logique combinatoire
- \* Acquérir les bases de la logique séquentielle
- \* Savoir concevoir des circuits simples de logique séquentielle

### Heures d'enseignement

TP	Travaux Pratiques	12h
----	-------------------	-----

### Plan du cours

1. Compléments de logique séquentielle
  2. Principe de la logique séquentielle (comparaison avec la logique combinatoire)
  3. Éléments de base de la logique séquentielles (Bascules RS, D, JK)
  4. Registres à mémoire et à décalage.
  5. Compteurs binaires synchrones/asynchrones, modulo 2 et non-modulo 2.
- 

## Compétences visées

Savoir manipuler les bascules RS, D et JK.

Savoir concevoir des circuits de logique séquentielle simples

## Infos pratiques

---

### Contacts

Responsable du cours

Frederic Garete

☎ +33 4 79 75 86 78

✉ Frederic.Garet@univ-savoie.fr

---

### Lieux

› Le Bourget-du-Lac (73)

---

### Campus

› Le Bourget-du-Lac / campus Savoie Technolac