

# FPGA et PSOC (INFO841\_SNIFISA\_CHY)



## Présentation

---

### Heures d'enseignement

|    |                   |     |
|----|-------------------|-----|
| CM | Cours Magistral   | 21h |
| TD | Travaux Dirigés   | 9h  |
| TP | Travaux Pratiques | 24h |

## Infos pratiques

---

### Lieux

➤ Annecy-le-Vieux (74)