

Conception de circuits numériques (ETRS901_ESET)



En bref

- > **Langues d'enseignement:** Français
- > **Méthodes d'enseignement:** En présence
- > **Ouvert aux étudiants en échange:** Oui

Présentation

Description

Ce cours explique la fabrication des circuits intégrés numériques, depuis la conception jusqu'à l'industrialisation.

Objectifs

Designer un circuit simple à l'aide des technologies disponibles

Synthétiser un circuit combinatoire

Synthétiser un circuit séquentiel

Heures d'enseignement

CM	Cours Magistral	9h
TD	Travaux Dirigés	9h
TP	Travaux Pratiques	12h

Plan du cours

Histoire des circuits intégrés
Introduction aux circuits intégrés numériques
Technologie CMOS et fabrication
Architecture ASIC et FPGA
Introduction à la programmation RTL en Verilog

Libellé court : ETRS901_ESET

Nature : MODULE

Infos pratiques

Lieux

➤ Le Bourget-du-Lac (73)

Campus

➤ Le Bourget-du-Lac / campus Savoie Technolac

Contacts

Responsable du cours

Sylvain Montagny

☎ +33 4 79 75 86 86

✉ Sylvain.Montagny@univ-savoie.fr